

73年11月1日創刊

中央研究院週報

77年3月10日

第172期

學術討論會

●分子生物學綜合研究室籌備處●

·「智慧之扉」系列

時間：3月11日(星期五)中午12:00

地點：本處115室

主講人：李亦園先生(民族所研究員)

講題：談神說鬼——台灣民間宗教的若干現象

●生物醫學科學研究所籌備處●

時間：3月12日(星期六)上午9:00

地點：本處地下室教室

主講人：Dr. 黃德富(台大藥理科副教授)

講題：Trigramin, a Novel Inhibitor of Fibrinogen and VWF Binding to Glycoprotein IIb-IIIa.

●三民主義研究所●

(一)時間：3月16日(星期三)下午2:30

地點：本所第一會議室

主講人：王振寰先生(本所約聘助理研究員)

講題：政治反對運動與威權政體：以一九五〇年代台灣為例

(二)時間：3月17日(星期四)下午2:30

地點：本所第一會議室

主講人：張福建先生(本所助理研究員)

講題：羅爾斯(J. Rawls) 差異原則(Difference Principle) 中若干問題的商榷

●近代史研究所●

小啓

本所原定3月5日舉行之學術討論會(黃福慶先生主講「抗戰前大學教育研究——國立中山大學, 1924 ~ 1937」), 因故延至3月12日上午10時舉行, 地點不變。

●物理研究所●

·統計力學專題討論會(13)

時間：3月16日(星期三)下午3:00

地點：本所219室

主講人：趙慎餘博士(Univ of Maryland)

講題：Some Unsolved Problems in Physical Oceanography

●數學研究所●

(一)時間：3月10日(星期四)下午2:30

地點：資訊所四樓402室

主講人：H. Komiya 教授(Nihon Univ.)

講題：Minimax Principle and Application

(二)多複變討論會

時間：3月11日(星期五)(1)上午10:00

(2)下午2:00

地點：本所318室

主講人：戴偉賢先生(台大數學系)

講題：(1) Boundary Behavior of

Holomorphic Functions on

Pseudoconvex Domains (d'après

Catlin)

(2) Discussion

(三)時間：3月14~18日(星期一至五)

(1)上午10:30 ~ 12:00

(2)下午2:00 ~ 3:30

地點：資訊所二樓演講室

主講人：伊藤清(Kiyosi Ito) 教授

講題：An Intrinsic Formulation of Malliavin Calculus

■■■ 電影欣賞 ■■■

康樂會電影組訂於三月十一日(星期五)中午十二時三十分, 假美文所大禮堂放映電影: 監獄風雲。該片係由周潤發、梁家輝主演, 內容緊張刺激, 歡迎同仁踴躍前往觀賞。

大型積體電路電腦輔助設計研討會

資訊科學研究所訂於三月十、十一日兩天，假新竹清華大學綜合二館八樓國際會議廳，與清大工學院及國科會工程處合辦「大型積體電路電腦輔助設計研討會」。該研討會係由資訊所代所長李家同先生主持，與會之學者包括：Tatsuo Ohtsuki(Waseda Univ. , Japan), Tsutomu Sasao(Osaka Univ., Japan), Takeshi Yoshimura(NEC Corporation, Japan)、郭譽申(資訊所)、王家祥(清大)、吳重雨(交大)、任建葢(交大)、賴飛熊(台大)、王駿發(成大)等九位先生，其詳細之日程如下：

3月10日(星期四)

09:50 a.m. - 10:00 a.m.

Opening Address / R.C. T. Lee

SURVEYS

10:00 a.m. - 11:20 a.m.

Applications of Computational Geometry to VLSI Layout Pattern Design / Tatsuo Ohtsuki

13:30 P.m. - 14:50 p.m.

Multiple-Valued Logic and Optimization of Programmable Logic Arrays / Tsutomu Sasao

15:10 p.m. - 16:30 p.m.

Silicon Compiler / Takeshi Yoshimura

3月11日(星期五)

LAYOUT

10:00 a.m. - 10:30 a.m.

A Layout Engine Using Content Addressable Memory / Tatsuo Ohtsuki and Kei Suzuki

10:30a.m. - 11:00 a.m.

Fast Algorithm for Optimal Layer Assignment / Y.S. Kuo, T.C. Chern and Wei-kuan Shih

11:00a.m. - 11:30 a.m.

The Design and Analysis of a Channel Routing Algorithm to Yield an Optimal Solution

Jia-shung Wang and R. C. T. Lee

TIMING SIMULATION

13:30 p.m. - 14:00p.m.

TISA-A New CAD Program for Auto-Sizing and Timing Verification of CMOS Integrated Circuits / Chung-Yu Wu and Jen-Sheng Hwang

14:00 p.m. - 14:30 p.m.

A Relaxation-Based Timing Simulator / Shyh-Jye, Chein-Wei Jen, Wen-Zen Shen and

Chung-Len Lee

14:30 p.m. - 15:00 p.m.

Hierarchical and Virtual Flattened Algorithms in Switch-Level Timing Simulation

Feipei Lai

LOGIC SYNTHESIS AND TESTING

15:20 p.m. - 15:50 p.m.

Logic Synthesis and Module Generation / Takeshi Yoshimura

15:50 p.m. - 16:20 p.m.

On a Serial Decomposition of PLA's / Tsutomu Sasao

16:20 p.m. - 16:50 p.m.

Test Generation for Presettable Sequential Circuits / J. F. Wang, T. Y. Kuo and J. Y. Lee